

**LEMBAR PENGESAHAN  
TUGAS AKHIR**

**STUDI PERBAIKAN *LOSSES* DAN FAKTOR DAYA  
MENGUNAKAN KAPASITOR BANK PADA  
JARINGAN LISTRIK *POWER PLANT 1* PT PERTAMINA  
(PERSERO) *REFINERY UNIT V* BALIKPAPAN**



Telah diperiksa dan disetujui:

Dosen Pembimbing 1

Dr. Ramadoni Syahputra, S.T., M.T.

NIK.19741010201010123056

Dosen Pembimbing 2

Yudhi Ardiyanto, S.T., M.Eng

NIK.19820528201510123089

**LEMBAR PENGESAHAN**  
**TUGAS AKHIR**  
**STUDI PERBAIKAN *LOSSES* DAN FAKTOR DAYA**  
**MENGGUNAKAN KAPASITOR BANK PADA**  
**JARINGAN LISTRIK *POWER PLANT 1* PT PERTAMINA**  
**(PERSERO) *REFINERY UNIT V* BALIKPAPAN**

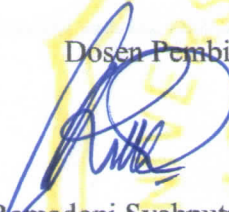
**Disusun Oleh:**  
**IMAM PAMBUDI**  
**20130120030**

Telah Dipertahankan Di Depan Tim Penguji Pada Tanggal 6 mei 2017

Susunan Tim Penguji:

Dosen Pembimbing 1

Dosen Pembimbing 2

  
Dr. Ramadoni Syahputra, S.T., M.T.

  
Yudhi Ardiyanto, S.T., M.Eng

NIK.19741010201010123056

NIK.19820528201510123089

Penguji

  
Muhamad Yusvin Mustar, S.T., M.Eng

19880508201504123073

Tugas akhir ini telah dinyatakan sah sebagai salah satu persyaratan untuk  
memperoleh gelar Sarjana Teknik

Mengesahkan

Ketua Program Studi Teknik Elektro



Ir. Agus Jamal, M.Eng.

NIK.19660829199502123020