

HALAMAN PENGESAHAN

TUGAS AKHIR

ANALISIS PERANCANGAN PANEL CAPASITOR BANK

Disusun Oleh:

AGUS ARNANTO

NIM:20150120059

Tugas Akhir ini diterima guna memenuhi persyaratan
untuk mencapai Derajat Starta-1 pada Prodi Teknik Elektro Fakultas Teknik
Universitas Muhammadiyah Yogyakarta

Dosen Pembimbing 1

Dosen Pembimbing 2

Dr. Romadhoni Syahputra, S.T., M.T.

NIK: 19741010201010123056

M. Yusvin Mustar, S.T., M.Eng

NIK: 19880508201504123073

Mengesahkan,

Ketua Program Studi Teknik Elektro



Dr. Romadhoni Syahputra, S.T., M.T.

NIK: 19741010201010123056

**HALAMAN PENGESAHAN UJIAN PENDADARAN
TUGAS AKHIR**

**ANALISIS PERANCANGAN PANEL
CAPASITOR BANK**

Disusun oleh:

Agus Arnanto 20150120059

Telah dipertahankan didepan tim penguji pada tanggal 2019

Dengan susunan tim penguji :

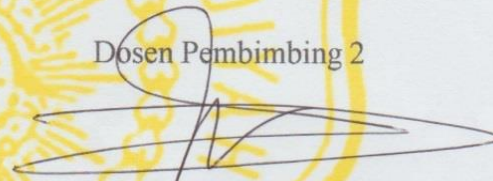
Dosen Pembimbing 1



Dr. Romadhoni Syahputra, S.T., M.T.

NIK: 19741010201010123056

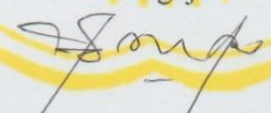
Dosen Pembimbing 2



M. Yusvin Mustar, S.T., M.Eng

NIK: 19880508201504123073

Penguji



Anna Nur Nazilah Chamim, S.T., M.Eng.

NIK. 197608062005012001

Mengetahui

Ketua Program Studi Teknik Elektro



Dr. Romadhoni Syahputra, S.T., M.T.

NIK: 19741010201010123056